

PROG

TD#6: Transposition de matrice binaire

2021-11-24

Le but de cet exercice est d'implémenter la transposition d'une matrice 8×8 à coefficients dans \mathbb{F}_2 , quand celle-ci est représentée sous la forme d'un entier non signé de 64 bits. Autrement dit, soit $M = [M_{i,j}]_{0 \leq i,j < 8}$ représentée *par ligne*¹ comme l'entier en base 2 $m = M_{7,7}M_{7,6} \cdots M_{1,1}M_{1,0} \cdots M_{0,2}M_{0,1}M_{0,0}$, on souhaite calculer l'entier représentant M^t (ou de façon équivalente, l'entier représentant M *par colonnes*²), c-à-d $M_{7,7}M_{6,7} \cdots M_{1,1}M_{0,1} \cdots M_{2,0}M_{1,0}M_{0,0}$. On va pour cela utiliser récursivement le fait que pour une matrice M de dimension $n \times l$ où n et l sont tous deux pairs, on peut écrire celle-ci comme la matrice bloc $\begin{bmatrix} A & B \\ C & D \end{bmatrix}$ où les blocs ont dimension $n/2 \times l/2$, et on a alors

$$M^t = \begin{bmatrix} A^t & C^t \\ B^t & D^t \end{bmatrix}.$$

Q.1 : Écrivez la transposition de $M \in \mathbb{F}_2^{8 \times 8}$ comme la composition de trois transpositions (éventuellement par blocs).

Q.2 : Écrivez une fonction C `uint64_t tr8x8_r(uint64_t x)` implémentant l'algorithme ci-dessus. Celle-ci ne doit pas utiliser de boucle, ni dépasser une douzaine de ligne.

Q.3 : L'extension d'instructions *BMI2* des processeurs Intel contient une instruction `pext`, typiquement accessible via l'intrinsèque `uint64_t _pext_u64 (uint64_t a, uint64_t mask)`, qui extrait les bits de `a` indiqués par `mask` et les écrit de façon contiguë dans les bits de poids faible du résultat.

Écrivez une fonction C `uint64_t tr8x8_bm(uint64_t x)` qui implémente la transposition de M en utilisant `_pext_u64`.

Q.4 : Comparez vos deux fonctions.

REMARQUE. Bien que les implémentations étudiées dans cet exercice soient plus efficaces qu'une solution naïve, la transposition (comme généralement les permutations) est une opération coûteuse. En plus grande dimension, une approche récursive reste avantageuse, mais une complexité supplémentaire peut être ajoutée par le besoin de limiter les défauts de cache.

1. *Row-major*.
2. *Column-major*.